

# SPIS TREŚCI

Wprowadzenie .....	
1. Historia urządzeń mobilnych .....	
2. Architektury procesorów stosowane w urządzeniach mobilnych .....	
2.1. Wstępny opis architektury procesorów mobilnych .....	
2.2. Opis architektury rdzeni typu ARM .....	
2.3. Opis architektury rdzeni typu Cortex .....	
2.4. Przestrzeń adresowa rdzenia Cortex-Mx.....	
2.5. Sterownik przerwań NVIC rdzenia Cortex-Mx .....	
3. Układy peryferyjne stosowane w urządzeniach mobilnych .....	
3.1. Układy kryptograficzne stosowane w urządzeniach mobilnych .....	
3.2. Komunikacja poprzez modemy GSM/GPRS/LTE .....	
3.3. Konstrukcje wyświetlaczy dotykowych .....	
3.4. Specjalizowane układy bezprzewodowego zasilania urządzeń mobilnych	
3.5. Czujniki wielkości nieelektrycznych w urządzeniach mobilnych.....	
4. Stosowane układy pozycjonowania przestrzennego .....	
4.1. Układ pozycjonowania przestrzennego GPS.....	
4.2. Układ pozycjonowania przestrzennego GLONASS .....	
4.3. Układ pozycjonowania przestrzennego GALILEO.....	
5. Układy przetwarzania i rejestracji obrazu w urządzeniach mobilnych .....	
Bibliografia .....	